

This Page Is Inserted by IFW Operations  
and is not a part of the Official Record

## **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning documents *will not* correct images,  
please do not report the images to the  
Image Problem Mailbox.**



## PATENT ABSTRACTS OF JAPAN

(11) Publication number: **2000195431 A**(43) Date of publication of application: **14.07.00**

(51) Int. Cl. **H01J 11/02**  
**G09G 3/288**  
**H01J 11/00**

(21) Application number: **10373129**(22) Date of filing: **28.12.98**(71) Applicant: **PIONEER ELECTRONIC CORP**

(72) Inventor: **KOMAKI TOSHIHIRO**  
**TANIGUCHI KINJI**  
**SAKAI TATSURO**  
**MASUDA KOSUKE**

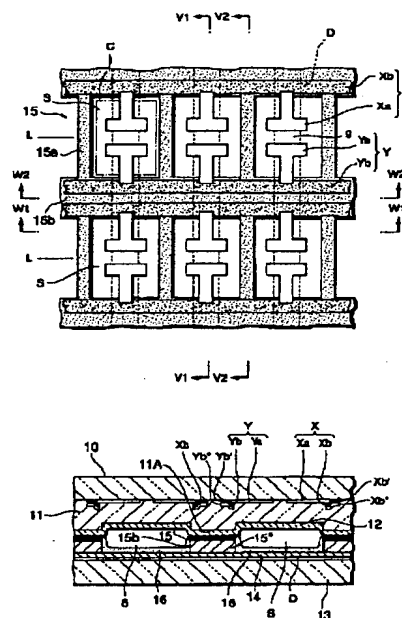
(54) **PLASMA DISPLAY PANEL**

## (57) Abstract:

**PROBLEM TO BE SOLVED:** To provide a plasma display panel capable of improving fineness of a screen by preventing degradation of brightness and erroneous discharge in a discharge cell.

**SOLUTION:** This plasma display panel includes a barrier plate 15 for dividing a discharge space S by every discharge cell C in a line direction and in a row direction by a lateral wall 15b extending in the column direction and a longitudinal wall 15a extending in the row direction arranged in a lattice shape between a front glass substrate and a back surface glass substrate 13, and a bulky direction layer 11A for closing between the side wall 15b and a dielectric layer 11 formed in a part of the dielectric layer 11 opposing to the lateral wall 15b of the barrier plate and projected to the lateral wall 15b side.

COPYRIGHT: (C)2000,JPO



0000838-(1)

(X)

(19) 日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2000-195431

(P2000-195431A)

(43) 公開日 平成12年7月14日 (2000.7.14)

(51) Int. Cl. 7

識別記号

FI

テーマコード (参考)

H01J 11/02

H01J 11/02

B 5C040

G09G 3/288

G09G 3/28

Z 5C080

H01J 11/00

H01J 11/00

B

K

審査請求 未請求 請求項の数 17

OL

(全17頁)

(21) 出願番号

特願平10-373129

(22) 出願日

平成10年12月28日 (1998. 12. 28)

(71) 出願人 000005016

バイオニア株式会社

東京都目黒区目黒1丁目4番1号

(72) 発明者 小牧 俊裕

山梨県中巨摩郡田富町西花輪2680 バイオ  
ニア株式会社ディスプレイセンター内

(72) 発明者 谷口 均志

山梨県中巨摩郡田富町西花輪2680 バイオ  
ニア株式会社ディスプレイセンター内

(74) 代理人 100063565

弁理士 小橋 信淳

最終頁に続く

(54) 【発明の名称】 プラズマディスプレイパネル

(57) 【要約】

【課題】 輝度の低下と放電セルにおける誤放電を防止して、画面の高精細化を図ることが出来るプラズマディスプレイパネルを提供する。

【解決手段】 プラズマディスプレイパネルにおいて、前面ガラス基板10と背面ガラス基板13との間に配置されて井桁状に形成された列方向に延びる縦壁部15aと行方向に延びる横壁部15bによって放電空間Sを放電セルC毎に行方向と列方向に区画する隔壁15と、誘電体層11の隔壁の横壁15bに対向する部分に横壁15b側に張り出すように形成されて横壁15bとの間を閉じる嵩上げ誘電体層11Aとを備えている。

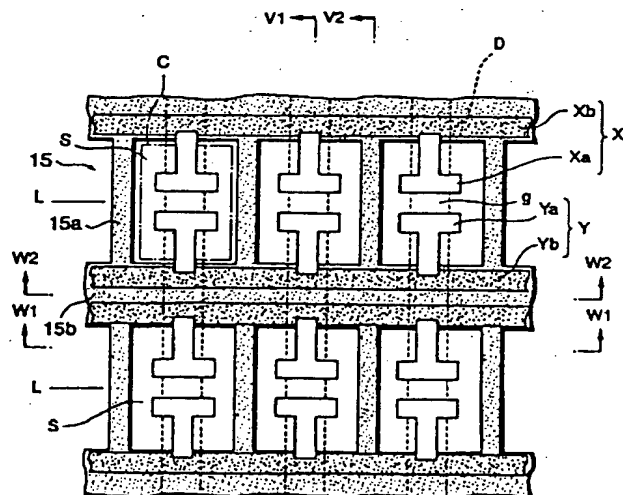


図17及び[0101]~[0102]参照。

V1 V2

## 【特許請求の範囲】

【請求項1】 前面基板の背面側に、行方向に延び列方向に並設されてそれぞれ表示ラインを形成する複数の行電極対とこの行電極対を被覆する誘電体層とが設けられ、背面基板の前面基板と放電空間を介して対向する側に、列方向に延び行方向に並設されて行電極対と交差する位置においてそれぞれ放電空間に単位発光領域を構成する複数の列電極が設けられたプラズマディスプレイパネルにおいて、

前記前面基板と前記背面基板との間に配置されて井桁状に形成された列方向に延びる縦壁部と行方向に延びる横壁部によって前記放電空間を前記単位発光領域毎に行方向と列方向に区画する隔壁と、

前記誘電体層の前記隔壁の横壁部に対向する部分に横壁部側に張り出すように形成されて横壁部との間を閉じる嵩上げ部と、

を備えていることを特徴とするプラズマディスプレイパネル。

【請求項2】 前記隔壁の縦壁部と前記誘電体層との間に隙間が形成されている請求項1に記載のプラズマディスプレイパネル。

【請求項3】 前記隔壁によって単位発光領域毎に区画された前記放電空間に面する隔壁の縦壁部と横壁部の側面および列電極が設けられた背面基板側の面に蛍光体層が形成されている請求項1に記載のプラズマディスプレイパネル。

【請求項4】 前記隔壁の前面基板に対向する部分に光吸収層が形成され、この隔壁によって区画された前記放電空間に面する部分に光反射層が形成されている請求項1に記載のプラズマディスプレイパネル。

【請求項5】 前記行電極対を構成する行電極の電極本体部の前記前面基板に対向する面に光吸収層が形成されている請求項1に記載のプラズマディスプレイパネル。

【請求項6】 前記行電極対を構成するそれぞれの行電極が、前記単位発光領域毎に、行方向に延びる電極本体部から対となる他の行電極の方向に張り出して所要の放電ギャップを介して互いに対向する突出電極部を備えている請求項1に記載のプラズマディスプレイパネル。

【請求項7】 前記行電極対を構成する第1行電極と第2行電極の列方向の位置が隣接する表示ラインにおいて交互に入れ替わるように配置され、この隣接する二つの表示ライン間において同じ行電極同士が背中合わせになる第1行電極または第2行電極のうち少なくとも一方の行電極が互いに同一の本体電極部を共用している請求項1に記載のプラズマディスプレイパネル。

【請求項8】 前記同一の本体電極部を共用している二つの表示ラインにおける第1行電極または第2行電極の本体電極部に接続された一対の突出電極部が、互いに連結されている請求項7に記載のプラズマディスプレイパネル。

【請求項9】 二つの表示ライン間において前記前面基板の背面側の互いに背中合わせに配置される前記行電極の一対の電極本体部の間の部分に、第1の光吸収層が形成されている請求項1に記載のプラズマディスプレイパネル。

【請求項10】 前記前面基板の背面側の前記隔壁の列方向に延びる縦壁部に対向する部分に、第2の光吸収層が形成されている請求項1に記載のプラズマディスプレイパネル。

10 【請求項11】 前記前面基板の背面側の前記隔壁の縦壁部および横壁部に対向する部分に光吸収層が形成され、前面基板の背面側の隔壁の横壁部に対向する部分に設けられる行電極の電極本体部が光吸収層の背面側に位置されている請求項1に記載のプラズマディスプレイパネル。

【請求項12】 前記隔壁の縦壁部の行方向の幅が幅広に形成され、

前記行電極対のそれぞれの行電極が、前記単位発光領域毎に、行方向に延びる電極本体部から対となる他の行電極の方向に張り出して所要の放電ギャップを介して互い

20 に対向する突出電極部を備え、この突出電極部の互いに他の突出電極部と対向する面が、行方向に対して斜行する方向に延びている請求項1に記載のプラズマディスプレイパネル。

【請求項13】 前記隔壁によって区画された前記単位発光領域が、列方向において直線状に配置され、各単位発光領域内に蛍光体層が形成され、この蛍光体層の色が行方向において赤、緑、青の順に設定されるとともに、  
30 同じ色の蛍光体層を有する単位発光領域が列方向において直線状に配置され、行方向に並ぶ赤、緑、青に色分けされた三つの単位発光領域によって一つの画素が構成される請求項1に記載のプラズマディスプレイパネル。

【請求項14】 前記隔壁によって区画された前記単位発光領域が、列方向において直線状に配置され、各単位発光領域内に蛍光体層が形成され、この蛍光体層の色が行方向において赤、緑、青の順に設定されるとともに、この蛍光体層の色が隣接する二つの表示ラインの互いに行方向に一つ分ずつずれる単位発光領域において同じになるように設定され、行方向に並ぶ赤、緑、青に色分けされた三つの単位発光領域によって一つの画素が構成される請求項1に記載のプラズマディスプレイパネル。

40 【請求項15】 前記隔壁によって区画された前記単位発光領域が、隣接する二つの表示ラインにおいて互いに行方向に単位発光領域の幅方向の寸法の半分ずつずれるように配置され、各単位発光領域内に蛍光体層が形成され、この蛍光体層の色が行方向において赤、緑、青の順に設定されるとともに、この蛍光体層の色が隣接する二つの表示ラインの互いに行方向に幅方向の寸法の半分ずつずれる単位発光領域において同じになるように設定され、  
50 行方向に並ぶ赤、緑、青に色分けされた三つの単位

発光領域によって一つの画素が構成される請求項1に記載のプラズマディスプレイパネル。

【請求項16】 前記隔壁によって区画された前記単位発光領域が、隣接する二つの表示ラインにおいて互に行方向に単位発光領域の幅方向の寸法の半分ずつずれるように配置され、各単位発光領域内に蛍光体層が形成され、この蛍光体層の色が行方向において赤、緑、青の順に設定されるとともに、この蛍光体層の色が隣接する二つの表示ラインの互に行方向に幅方向の寸法の1.5倍ずつずれる単位発光領域において同じになるように設定され、隣接する二つの表示ライン行方向に跨ってデルタ状に配置される赤、緑、青に色分けされた三つの単位発光領域によって一つの画素が構成される請求項1に記載のプラズマディスプレイパネル。

【請求項17】 前面基板の背面側に、行方向に延び列方向に並設されてそれぞれ表示ラインを形成する複数の行電極対とこの行電極対を被覆する誘電体層とが設けられ、背面基板の前面基板と放電空間を介して対向する側に、列方向に延び行方向に並設されて行電極対と交差する位置においてそれぞれ放電空間に単位発光領域を構成する複数の列電極が設けられたプラズマディスプレイパネルにおいて、

前記行電極対を構成する第1行電極と第2行電極が、それぞれ、前記単位発光領域毎に、行方向に延びる電極本体部から対となる他の行電極の方向に張り出して所要の放電ギャップを介して互に対向する突出電極部を備えており、

前記行電極対を構成する第1行電極と第2行電極の列方向の位置が隣接する表示ラインにおいて交互に入れ替わるように配置され、この第1行電極と第2行電極のうち少なくとも一方の行電極が隣接する二つの表示ラインにおいて同一の本体電極部を共用していることを特徴とするプラズマディスプレイパネル。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 この発明は、面放電方式交流型のプラズマディスプレイパネルに関し、特に、このプラズマディスプレイパネルのセル構造に関する。

【0002】

【従来の技術】 近年、大型で且つ薄型のカラー画面表示装置として面放電方式交流型プラズマディスプレイパネルが注目を集めており、その普及が図られて来ている。図22は、この面放電方式交流型プラズマディスプレイパネルの従来のセル構造を模式的に示す平面図であり、図23は、図22のV-V線における断面図、図24は、図22のW-W線における断面図である。

【0003】 この図22ないし24において、プラズマディスプレイパネルの表示面となる前面ガラス基板1側には、その裏面に、複数の行電極対(X', Y')と、この行電極対(X', Y')を被覆する誘電体層2と、

(3)

特開2000-195431

4

この誘電体層2の裏面を被覆するMgOからなる保護層3が順に設けられている。各行電極X', Y'は、それぞれ、幅の広いITO等の透明導電膜からなる透明電極Xa', Ya'と、その導電性を補う幅の狭い金属膜からなるバス電極Xb', Yb'とから構成されている。

【0004】そして、行電極X'とY'どが放電ギャップg'を挟んで対向するように列方向に交互に配置されており、各行電極対(X', Y')によって、マトリクス表示の1表示ライン(行)Lが構成される。一方、希ガスが封入された放電空間S'を介して前面ガラス基板1に対向する背面ガラス基板4には、行電極対X', Y'と直交する方向に延びるように配列された複数の列電極D'と、この列電極D'間にそれぞれ平行に延びるように形成された帯状の隔壁5と、この隔壁5の側面と列電極D'を被覆するそれぞれR, G, Bに色分けされた蛍光体層6とが設けられている。

【0005】そして、各表示ラインLにおいて、列電極D'と行電極対(X', Y')が交差し、隔壁5によって放電空間S'が区画されることにより形成された単位発光領域に、放電セルC'がそれぞれ画定されている。

【0006】上記の面放電方式交流型プラズマディスプレイパネルにおける画像の表示は、以下のようにして行われる。すなわち、まず、アドレス操作により、各放電セルC'において行電極対(X', Y')と列電極D'との間で選択的に放電が行われ、点灯セル(誘電体層2に壁電荷が形成された放電セルC')と消灯セル(誘電体層2に壁電荷が形成されなかった放電セルC')とが、表示する画像に対応してパネル上に分布される。

【0007】このアドレス操作の後、全表示ラインLにおいて一斉に、行電極対(X', Y')に対して交互に放電維持パルスが印加され、この放電維持パルスが印加される毎に、点灯セルにおいて面放電が発生される。以上のようにして、点灯セルにおける面放電により紫外線が発生され、放電空間S'内のR, G, Bの蛍光体層6がそれぞれ励起されて発光されることにより、表示する画面が形成される。

【0008】

【発明が解決しようとする課題】 上記のような面放電方式交流型プラズマディスプレイパネルにおいては、図24に示されるように蛍光体層6を帯状の隔壁5の側面にも形成して、放電セルC'内の発光面積を増大させることにより、表示画面の輝度の増加を図っている。しかしながら、上述した従来の面放電方式交流型プラズマディスプレイパネルの構造では、各放電セルC'のサイズを小さくして画面の精細度を上げようとする、それに伴って、蛍光体層6の表面積が減少し、輝度が低下してしまうという問題が生じる。

【0009】さらに、この画面の高精細化に対応するために、行電極対(X', Y')のピッチを狭めてゆくと、上下方向に隣接する放電セルC'に放電の干渉が生

10

20

30

40

50

じ、誤放電が発生し易くなるという問題が生じる。

【0010】この発明は、上記のような従来の面放電方式交流型プラズマディスプレイパネルにおける問題点を解決するために為されたものである。すなわち、この発明は、輝度の低下と放電セルにおける誤放電を防止して、画面の高精細化を図ることが出来るプラズマディスプレイパネルを提供することを第1の目的とする。

【0011】さらに、この発明は、プラズマディスプレイパネルに入射する外光の反射を防止して表示画面のコントラストを向上させることが出来るディスプレイパネルを提供することを第2の目的とする。さらに、この発明は、画面の解像度を向上させることが出来るプラズマディスプレイパネルを提供することを第3の目的とする。

【0012】

【課題を解決するための手段】第1の発明によるプラズマディスプレイパネルは、上記第1の目的を達成するために、前面基板の背面側に、行方向に延び列方向に並設されてそれぞれ表示ラインを形成する複数の行電極対とこの行電極対を被覆する誘電体層とが設けられ、背面基板の前面基板と放電空間を介して対向する側に、列方向に延び行方向に並設されて行電極対と交差する位置においてそれぞれ放電空間に単位発光領域を構成する複数の列電極が設けられたプラズマディスプレイパネルにおいて、前記前面基板と前記背面基板との間に配置されて井桁状に形成された列方向に延びる縦壁部と行方向に延びる横壁部によって前記放電空間を前記単位発光領域毎に行方向と列方向に区画する隔壁と、前記誘電体層の前記隔壁の横壁部に対向する部分に横壁部側に張り出すように形成されて横壁部との間を閉じる嵩上げ部とを備えていることを特徴としている。

【0013】この第1の発明によるプラズマディスプレイパネルは、井桁状に形成された列方向に延びる縦壁部と行方向に延びる横壁部を有する隔壁によって、前面基板と背面基板の間の放電空間が、単位発光領域毎に区画される。そして、誘電体層の隔壁の横壁部に対向する部分に横壁部側に張り出すように形成された嵩上げ部が、隔壁によって単位発光領域毎に区画されて列方向に配列された放電空間の間を、対向する隔壁の横壁部との間で遮蔽する。

【0014】上記第1の発明によれば、前面基板と背面基板の間の放電空間が井桁状の隔壁によって発光領域毎に行方向および列方向においてそれぞれ区画され、さらに、列方向に並ぶ放電空間の間が誘電体層の嵩上げ部によって遮蔽されているので、この列方向において隣接する単位発光領域間で放電の干渉が生じて誤放電が発生するのを防止することが出来、これによって、画面の高精細化を図ることが可能になる。

【0015】第2の発明によるプラズマディスプレイパネルは、前記第1の目的を達成するために、第1の発明

の構成に加えて、前記隔壁の縦壁部と前記誘電体層との間に隙間が形成されていることを特徴としている。この第2の発明によるプラズマディスプレイパネルは、井桁状の隔壁によって発光領域毎に区画された放電空間の内、行方向に並ぶ放電空間が隔壁の縦壁部と誘電体層との間に形成された隙間を介して僅かに連通されている。

【0016】上記第2の発明によれば、行方向において隣接する放電空間の間において、隔壁の縦壁部と誘電体層との間の隙間を介してブライミング効果が発生し、放電が連鎖的に生じるので、放電動作の安定化を図ることが出来、これによって、画面の高精細化を図ることが可能になる。

【0017】第3の発明によるプラズマディスプレイパネルは、前記第1の目的を達成するために、第1の発明の構成に加えて、前記隔壁によって単位発光領域毎に区画された前記放電空間に面する隔壁の縦壁部と横壁部の側面および列電極が設けられた背面基板側の面に蛍光体層が形成されていることを特徴としている。

【0018】この第3の発明によるプラズマディスプレイパネルは、発色を行う蛍光体層が、単位発光領域毎に区画された放電空間に面する隔壁の縦壁部と横壁部の側面および列電極が設けられた背面基板側の面の五面に形成される。上記第3の発明によれば、蛍光体層が、放電空間に面する五面に形成されていることにより、蛍光体層の表面積すなわち発光面積が従来のプラズマディスプレイパネルと比較して拡大され、これによって、単位発光領域の一つ当たりの輝度がそれぞれ増大して、従来のものと比較した場合に表示画面の輝度を向上させることが出来る一方、画面の精細度を上げるために各単位発光領域のサイズを小さくしても、表示画面の輝度が従来のものと比べて低下してしまうことがない。

【0019】第4の発明によるプラズマディスプレイパネルは、前記第2の目的を達成するために、第1の発明の構成に加えて、前記隔壁の前面基板に対向する部分に光吸収層が形成され、この隔壁によって区画された前記放電空間に面する部分に光反射層が形成されていることを特徴としている。

【0020】この第4の発明によるプラズマディスプレイパネルは、放電空間を区画する隔壁の前面基板に対向する面に、黒色や暗褐色等の光を吸収する暗色に色付けされた光吸収層が形成されている。上記第4の発明によれば、前面基板を通して入射してくる外光が隔壁に形成された光吸収層によって吸収されることにより、反射が防止されるので、表示画面のコントラストを向上させることができる。

【0021】第5の発明によるプラズマディスプレイパネルは、前記第2の目的を達成するために、第1の発明の構成に加えて、前記行電極対を構成する行電極の電極本体部の前記前面基板に対向する面に光吸収層が形成されていることを特徴としている。

【0022】この第5の発明によるプラズマディスプレイパネルは、行電極の電極本体部の前面基板に対向する面に、黒色や暗褐色等の光を吸収する暗色に色付けされた光吸収層が形成されている。上記第5の発明によれば、前面基板を通して入射してくる外光が行電極の電極本体部に形成された光吸収層によって吸収されることにより、反射が防止されるので、表示画面のコントラストを向上させることができる。

【0023】第6の発明によるプラズマディスプレイパネルは、前記第1の目的を達成するために、第1の発明の構成に加えて、前記行電極対を構成するそれぞれの行電極が、前記単位発光領域毎に、行方向に延びる電極本体部から対となる他の行電極の方向に張り出して所要の放電ギャップを介して互いに対向する突出電極部を備えていることを特徴としている。

【0024】この第6の発明によるプラズマディスプレイパネルは、行電極対を構成するそれぞれの行電極が、行方向に延びる電極本体部から単位発光領域毎に対となる他の行電極の方向に張り出して所要の放電ギャップを介して互いに対向する突出電極部を備え、それぞれ単位発光領域毎に島状に独立するように構成されている。上記第6の発明によれば、行電極対を構成するそれぞれの行電極が単位発光領域毎に島状に独立するように構成されているために、画面の精細度を上げるために各単位発光領域のサイズを小さくしても、行方向において隣接する単位発光領域への放電の干渉が生じる虞は無い。

【0025】第7の発明によるプラズマディスプレイパネルは、前記第2の目的を達成するために、第1の発明の構成に加えて、前記行電極対を構成する第1行電極と第2行電極の列方向の位置が隣接する表示ラインにおいて交互に入れ替わるように配置され、この隣接する二つの表示ライン間において同じ行電極同士が背中合わせになる第1行電極または第2行電極のうち少なくとも一方の行電極が互いに同一の本体電極部を共用していることを特徴としている。

【0026】この第7の発明によるプラズマディスプレイパネルは、行電極対を構成する第1行電極と第2行電極が表示ライン毎に交互に入れ替えられて配置されることにより、隣接する表示ラインにおいて互いに背中合わせに配置される第1行電極と第2行電極のうち、少なくとも一方の行電極が同一の本体電極部を共用している。

【0027】上記第7の発明によれば、隣接する表示ラインにおいて互いに背中合わせに配置される行電極が同一の本体電極部を共用していることによって、この本体電極部の設置面積を小さくすることが出来、これによって、本体電極部に対向する隔壁の横壁部の幅を小さくできるので、その分、単位発光領域のサイズを大きくしてこの単位発光領域内に形成される蛍光体層の表面積を増加させることができるので、表示画面の輝度が増加される。さらに、本体電極部の共用によって、放電電流を低

減することが出来る。

【0028】第8の発明によるプラズマディスプレイパネルは、前記第2の目的を達成するために、第7の発明の構成に加えて、前記同一の本体電極部を共用している二つの表示ラインにおける第1行電極または第2行電極の本体電極部に接続された一対の突出電極部が、互いに連結されていることを特徴としている。

【0029】この第8の発明によるプラズマディスプレイパネルは、行電極対を構成する第1行電極と第2行電極が表示ライン毎に交互に入れ替えられて配置されることにより、隣接する表示ラインにおいて互いに背中合わせに配置される第1行電極または第2行電極のうち、少なくとも一方の行電極が同一の本体電極部を共用しており、さらに、この同一の本体電極部を共用している一対の第1行電極または第2行電極の突出電極部が互いに連結されている。

【0030】第9の発明によるプラズマディスプレイパネルは、前記第2の目的を達成するために、第1の発明の構成に加えて、二つの表示ライン間において前記前面基板の背面側の互いに背中合わせに配置される前記行電極の一対の電極本体部の間の部分に、第1の光吸収層が形成されていることを特徴としている。

【0031】この第9の発明によるプラズマディスプレイパネルは、前面基板の背面側に、二つの表示ライン間において互いに背中合わせに配置される行電極の一対の電極本体部の間の部分に対向するように黒色や暗褐色等の光を吸収する暗色に色付けされた第1の光吸収層が形成されている。

【0032】上記第9の発明によれば、前面基板を通して二つの表示ライン間において互いに背中合わせに配置される一対の電極本体部の間の部分に入射してくる外光が第1の光吸収層によって吸収されることにより、反射が防止されるので、表示画面のコントラストを向上させることができる。

【0033】第10の発明によるプラズマディスプレイパネルは、前記第2の目的を達成するために、第1の発明の構成に加えて、前記前面基板の背面側の前記隔壁の列方向に延びる縦壁部に対向する部分に、第2の光吸収層が形成されていることを特徴としている。

【0034】この第10の発明によるプラズマディスプレイパネルは、前記前面基板の背面側の隔壁の列方向に延びる縦壁部に対向する部分に、黒色や暗褐色等の光を吸収する暗色に色付けされた第2の光吸収層が形成されている。上記第10の発明によれば、前面基板を通して隔壁の縦壁部に入射してくる外光が第2の光吸収層によって吸収されることにより、反射が防止されるので、表示画面のコントラストを向上させることができる。

【0035】第11の発明によるプラズマディスプレイパネルは、前記第2の目的を達成するために、第1の発明の構成に加えて、前記前面基板の背面側の前記隔壁の

縦壁部および横壁部に対向する部分に光吸収層が形成され、前面基板の背面側の隔壁の横壁部に対向する部分に設けられる行電極の電極本体部が光吸収層の背面側に位置されていることを特徴としている。

【0036】この第11の発明によるプラズマディスプレイパネルは、前面基板の背面側の前記隔壁の縦壁部および横壁部に対向する部分に、黒色や暗褐色等の光を吸収する暗色に色付けされた光吸収層が形成され、さらに、行電極の電極本体部の前面基板側の面がこの光吸収層によってカバーされている。

【0037】上記第11の発明によれば、前面基板を通して入射してくる外光が、前面基板の背面の放電空間に対向する部分以外の部分が光吸収層によってカバーされていることにより、前面基板を通して放電空間に対向する部分以外の部分に入射してくる外光が光吸収層によって吸収されるので、反射が防止されて、表示画面のコントラストを向上させることができる。そして、この外光の反射を防止するために、行電極の電極本体部や隔壁に光吸収層を形成する必要がある。

【0038】第12の発明によるプラズマディスプレイパネルは、前記第2の目的を達成するために、第1の発明の構成に加えて、前記隔壁の縦壁部の行方向の幅が幅広に形成され、前記行電極対のそれぞれの行電極が、前記単位発光領域毎に、行方向に延びる電極本体部から対となる他の行電極の方向に張り出して所要の放電ギャップを介して互いに対向する突出電極部を備え、この突出電極部の互いに他の突出電極部と対向する面が、行方向に対して斜行する方向に延びていることを特徴としている。

【0039】この第12の発明によるプラズマディスプレイパネルは、隔壁の縦壁部の行方向の幅が幅広に形成されることによって、この隔壁の前面基板に対向する面の面積が拡大される。そして、この前面基板に対向する隔壁の面積の拡大により隔壁によって区画される放電空間の幅が小さくなるのに伴って、行電極のそれぞれの突出電極部の互いに他の突出電極部と対向する面が、行方向に対して斜行するように形成されている。

【0040】上記第12の発明によれば、隔壁の縦壁部の前面基板に対向する面の面積が拡大されることによって、隔壁に黒色層を形成したり、また、前面基板の隔壁に対向する面に遮光層を形成して外光の反射を防止する場合に、この黒色層や遮光層を形成する面積が広くすることが出来るので、外光の反射防止をより有効に行うことが出来る。

【0041】そして、行電極の突出電極部の互いに他の突出電極部と対向する面が、行方向に対して斜行するように形成されていることによって、隔壁の面積の拡大により放電空間の幅が小さくなるのにも関わらず、突出電極部の互いに対向する幅を、放電開始電圧を下げるために必要な範囲に設定することが出来る。

【0042】第13の発明によるプラズマディスプレイパネルは、前記第3の目的を達成するために、第1の発明の構成に加えて、前記隔壁によって区画された前記単位発光領域が、列方向において直線状に配置され、各単位発光領域内に蛍光体層が形成され、この蛍光体層の色が行方向において赤、緑、青の順に設定されるとともに、同じ色の蛍光体層を有する単位発光領域が列方向において直線状に配置され、行方向に並ぶ赤、緑、青に色分けされた三つの単位発光領域によって一つの画素が構成されることを特徴としている。

【0043】この第13の発明によるプラズマディスプレイパネルは、隔壁によって区画された単位発光領域がマトリクス状に配置され、各単位発光領域の色が行方向において赤、緑、青の順に設定されるとともに、同じ色の蛍光体層を有する単位発光領域が列方向において直線状に配置されるように設定されている。そして、表示画面を構成する画素が、行方向に並ぶ赤、緑、青に色分けされた三つの単位発光領域を単位として構成される。

【0044】第14の発明によるプラズマディスプレイパネルは、前記第3の目的を達成するために、第1の発明の構成に加えて、前記隔壁によって区画された前記単位発光領域が、列方向において直線状に配置され、各単位発光領域内に蛍光体層が形成され、この蛍光体層の色が行方向において赤、緑、青の順に設定されるとともに、この蛍光体層の色が隣接する二つの表示ラインの互いに行方向に一つ分ずつずれる単位発光領域において同じになるように設定され、行方向に並ぶ赤、緑、青に色分けされた三つの単位発光領域によって一つの画素が構成されることを特徴としている。

【0045】この第14の発明によるプラズマディスプレイパネルは、隔壁によって区画された単位発光領域がマトリクス状に配置され、各単位発光領域の色が行方向において赤、緑、青の順に設定されるとともに、蛍光体層の色が行方向において赤、緑、青の順に設定されるとともに、同じ色の単位発光領域が隣接する二つの表示ラインにおいて互いに行方向に一つ分ずつずれるように設定されている。

【0046】そして、表示画面を構成する画素が、行方向に並ぶ赤、緑、青に色分けされた三つの単位発光領域を単位として構成される。上記第14の発明によれば、画素が、表示ライン毎に行方向に単位発光領域放電の一個分ずつずれるように配置されることによって、表示画面の解像度を向上することが出来る。

【0047】第15の発明によるプラズマディスプレイパネルは、前記第3の目的を達成するために、第1の発明の構成に加えて、前記隔壁によって区画された前記単位発光領域が、隣接する二つの表示ラインにおいて互いに行方向に単位発光領域の幅方向の寸法の半分ずつずれるように配置され、各単位発光領域内に蛍光体層が形成され、この蛍光体層の色が行方向において赤、緑、青の



順に設定されるとともに、この蛍光体層の色が隣接する二つの表示ラインの互いに行方向に幅方向の寸法の半分ずつずれる単位発光領域において同じになるように設定され、行方向に並ぶ赤、緑、青に色分けされた三つの単位発光領域によって一つの画素が構成されることを特徴としている。

【0048】この第15の発明によるプラズマディスプレイパネルは、隔壁によって区画された単位発光領域が隣接する二つの表示ラインにおいて互いに行方向に半分ずつずれるように配置され、各単位発光領域の色が行方向において赤、緑、青の順に設定されるとともに、同じ色の単位発光領域が隣接する二つの表示ラインにおいて互いに行方向に半分ずつずれる位置に位置されるように設定されている。

【0049】そして、表示画面を構成する画素が、行方向に並ぶ赤、緑、青に色分けされた三つの単位発光領域を単位として構成される。上記第15の発明によれば、画素が、表示ライン毎に行方向に単位発光領域放電の半分ずつずれるように配置されることによって、表示画面の解像度を向上することが出来る。

【0050】第16の発明によるプラズマディスプレイパネルは、前記第3の目的を達成するために、第1の発明の構成に加えて、前記隔壁によって区画された前記単位発光領域が、隣接する二つの表示ラインにおいて互いに行方向に単位発光領域の幅方向の寸法の半分ずつずれるように配置され、各単位発光領域内に蛍光体層が形成され、この蛍光体層の色が行方向において赤、緑、青の順に設定されるとともに、この蛍光体層の色が隣接する二つの表示ラインの互いに行方向に幅方向の寸法の1.5倍ずつずれる単位発光領域において同じになるように設定され、隣接する二つの表示ライン行方向に跨ってデルタ状に配置される赤、緑、青に色分けされた三つの単位発光領域によって一つの画素が構成されることを特徴としている。

【0051】この第16の発明によるプラズマディスプレイパネルは、隔壁によって区画された単位発光領域が隣接する二つの表示ラインにおいて互いに行方向に半分ずつずれるように配置され、各単位発光領域の色が行方向において赤、緑、青の順に設定されるとともに、同じ色の単位発光領域が隣接する二つの表示ラインにおいて互いに行方向に一つと半分ずつずれる位置に位置されるように設定されている。

【0052】そして、表示画面を構成する画素が、列方向において隣接する二つの表示ラインにまたがってデルタ状に位置する赤、緑、青に色分けされた三つの単位発光領域を単位として構成される。上記第16の発明によれば、一つの画素を構成する三つの単位発光領域がデルタ状に配置されることによって、表示画面の解像度を向上することができる。

【0053】第17の発明によるプラズマディスプレイ

パネルは、前記第1の目的を達成するために、前面基板の背面側に、行方向に延び列方向に並設されてそれぞれ表示ラインを形成する複数の行電極対とこの行電極対を被覆する誘電体層とが設けられ、背面基板の前面基板と放電空間を介して対向する側に、列方向に延び行方向に並設されて行電極対と交差する位置においてそれぞれ放電空間に単位発光領域を構成する複数の列電極が設けられたプラズマディスプレイパネルにおいて、前記行電極対を構成する第1行電極と第2行電極が、それぞれ、前記単位発光領域毎に、行方向に延びる電極本体部から対となる他の行電極の方向に張り出して所要の放電ギャップを介して互いに対向する突出電極部を備えており、前記行電極対を構成する第1行電極と第2行電極の列方向の位置が隣接する表示ラインにおいて交互に入れ替わるように配置され、この第1行電極と第2行電極のうち少なくとも一方の行電極が隣接する二つの表示ラインにおいて同一の本体電極部を共用していることを特徴としている。

【0054】この第17発明によるプラズマディスプレイパネルは、行電極対を構成する第1行電極と第2行電極が、行方向に延びる電極本体部から単位発光領域毎に対となる他の行電極の方向に張り出して所要の放電ギャップを介して互いに対向する突出電極部を備えていて、それぞれ単位発光領域毎に島状に独立するように構成されており、さらに、この第1行電極と第2行電極が表示ライン毎に交互に入れ替えられて配置されることにより、隣接する表示ラインにおいて互いに背中合わせに配置される第1行電極と第2行電極のうち、少なくとも一方の行電極が同一の本体電極部を共用している。

【0055】上記第17の発明によれば、行電極対を構成する第1行電極と第2行電極が単位発光領域毎に島状に独立するように構成されているために、画面の精細度を上げるために各単位発光領域のサイズを小さくしても、行方向において隣接する単位発光領域への放電の干渉が生じる虞がなく、さらに、本体電極部の共用によってこの本体電極部の設置面積を小さくすることが出来る、本体電極部に対向する隔壁の横壁部の幅を小さくできるので、その分、単位発光領域のサイズを大きくしてこの単位発光領域内に形成される蛍光体層の表面積を増加させることができ、表示画面の輝度を増加することが出来る。そして、本体電極部の共用によって、放電電流を低減することが出来る。

【0056】

【発明の実施の形態】以下、この発明の最も好適と思われる実施の形態について、図面を参照しながら詳細に説明を行う。

【0057】図1ないし5は、この発明によるプラズマディスプレイパネル（以下、PDPという）の実施形態の第1の例を示すものであって、図1はPDPの行電極対と隔壁との関係を模式的に表す平面図であり、図2は

図1のV1-V1線における断面図、図3は図1のV2-V2線における断面図、図4は図1のW1-W1線における断面図、図5は図1のW2-W2線における断面図である。

【0058】この図1ないし5に示されるPDPは、図22ないし24の従来のPDPと同様に、背面側基板に蛍光体層を配置した反射型と呼ばれる交流駆動方式の面放電型PDPである。図1ないし5において、表示面である前面ガラス基板10の背面に、複数の行電極対

(X, Y)が、前面ガラス基板10の行方向(図1の左右方向)に延びるように平行に配列されている。

【0059】行電極Xは、T字形状に形成されたITO等の透明導電膜からなる透明電極Xaと、前面ガラス基板10の行方向に延びて透明電極Xaの狭小の基端部に接続された金属膜からなるバス電極Xbによって構成されている。行電極Yも同様に、T字形状に形成されたITO等の透明導電膜からなる透明電極Yaと、前面ガラス基板10の行方向に延びて透明電極Yaの狭小の基端部に接続された金属膜からなるバス電極Ybによって構成されている。

【0060】この行電極XとYは、前面ガラス基板10の列方向(図1の上下方向)に交互に配列されており、バス電極XbとYbに沿って並列されたそれぞれの透明電極XaとYaが、互いに対となる相手の行電極側に延びて、透明電極XaとYaの幅広部の頂辺が、それぞれ所要の幅の放電ギャップgを介して互いに対向されている。

【0061】透明電極Xa, Yaは、ITOを前面ガラス基板10に蒸着し、フォトリソ法によりパターニングすることにより、形成される。バス電極Xb, Ybは、それぞれ表示面側の黒色導電層Xb', Yb'と背面側の主導電層Xb'', Yb''の二層構造に形成されている。

【0062】このバス電極Xb, Ybは、黒色顔料を混入させた銀ペーストを塗布し乾燥した後、さらにこの黒色銀ペースト膜上に銀ペーストを塗布し乾燥し、次いで、フォトリソ法でパターニングして焼成することにより形成される。

【0063】前面ガラス基板10の背面には、さらに、行電極対(X, Y)を被覆するように誘電体層11が形成されており、この誘電体層11の背面には、互いに隣接する行電極対(X, Y)の隣り合うバス電極XbおよびYbと対向する位置及び隣り合うバス電極Xbとバス電極Ybの間の領域と対向する位置に、誘電体層11の背面側に突出する嵩上げ誘電体層11Aが、バス電極Xb, Ybと平行に延びるように形成されている。

【0064】この誘電体層11は、低融点ガラスペーストを所定の厚さでフィルム状にしたものを積層して焼成することにより形成され、嵩上げ誘電体層11Aは誘電体層11上に低融点ガラスペーストを所定の厚さでスク

リーン印刷して焼成することにより形成される。そして、この誘電体層11と嵩上げ誘電体層11Aの背面側には、MgOからなる保護層12が形成されている。

【0065】一方、前面ガラス基板10と平行に配置された背面ガラス基板13の表示側の面上には、列電極Dが、各行電極対(X, Y)の互いに対となった透明電極XaおよびYaに対向する位置において行電極対(X, Y)と直交する方向(列方向)に延びるように、互いに所定の間隔を開けて平行に配列されている。

【0066】この列電極Dは、Al合金(例えばAl-Mn合金)を背面ガラス基板13上に蒸着して、フォトリソ法によりパターニングすることにより、形成される。

【0067】背面ガラス基板13の表示側の面上には、さらに、列電極Dを被覆する白色の誘電体層14が形成され、この誘電体層14上に、隔壁15が形成されている。

【0068】白色の誘電体層14は、白色顔料を混入させたガラスペーストを背面ガラス基板13および列電極D上に塗布して焼成することによって、形成される。隔壁15は、互いに平行に配列された各列電極Dの間の位置において列方向に延びる縦壁15aと、嵩上げ誘電体層11Aに対向する位置において行方向に延びる横壁15bとによって井桁状に形成されている。

【0069】そして、この井桁状の隔壁15によって、前面ガラス基板10と背面ガラス基板13の間の空間が、各行電極対(X, Y)において対となった透明電極XaとYaに対向する部分毎に区画されて、それぞれ方形の放電空間Sが形成されている。この隔壁15は、その表示面側に形成されたが黒色層(光吸収層)15'と背面側の白色層(光反射層)15''の二層構造に形成されており、放電空間Sに面する側壁面がほぼ白色(すなわち、光反射層)になるように構成されている。

【0070】この井桁状の隔壁15は、誘電体層14上に白色顔料を混入させた低融点ガラスペーストと黒色顔料を混入させた低融点ガラスペーストを順に塗布して焼成した後、井桁状のマスキング(黒色層上にフィルム状のレジストを積層し、井桁状のマスキングによって露光および現像を行って井桁状の開口部をレジスト層に形成したもの)を介して、サンドブラスト法により、白色および黒色のガラス層を切削することによって形成される。

【0071】隔壁15の縦壁15aの表示側の面は保護層12に当接されておらず(図4参照)、その間に隙間rが形成されているが、横壁15bの表示側の面が、保護層12の嵩上げ誘電体層11Aを被覆している部分に当接されていて(図2および5参照)、列方向において隣接する放電空間Sとの間がそれぞれ遮蔽されている。

【0072】放電空間Sに面する隔壁15の縦壁15aおよび横壁15bの側面と誘電体層14の表面には、これらの五つの面を全て覆うように蛍光体層16が、それ

それぞれ順に形成されている。この蛍光体層16の色は、各放電空間S毎にR、G、Bの色が行方向に順に並ぶように設定される。そして、放電空間S内には、希ガスが封入されている。

【0073】上記のPDPは、行電極対(X、Y)がそれぞれマトリクス表示画面の1表示ライン(行)Lを構成し、また、井桁状の隔壁15によって区画された放電空間Sが、それぞれ一つの放電セルCを画定している。このPDPにおける画像表示は、従来のPDPと同様に行われる。すなわち、先ず、アドレス操作により、各放電セルCにおいて行電極対(X、Y)と列電極Dとの間で選択的に放電が行われ、全表示ラインLに点灯セル(誘電体層11に壁電荷が形成された放電セルC)と消灯セル(誘電体層11に壁電荷が形成されなかった放電セルC)とが、表示する画像に対応して、パネル上に分布される。

【0074】このアドレス操作の後、全表示ラインLにおいて一斉に、行電極対(X、Y)に対して交互に放電維持パルスが印加され、この放電維持パルスが印加される毎に、各点灯セルにおいて面放電が発生される。以上のようにして、点灯セルにおける面放電により紫外線が発生され、放電空間S内のR、G、Bの各蛍光体層16がそれぞれ励起されて発光することにより、表示画面が形成される。

【0075】上記PDPは、各放電セルCにおいて、蛍光体層16が、放電空間Sに面する隔壁15の四面の側壁と列電極Dを被覆する誘電体層14の表示側の面の五面に形成されていることにより、蛍光体層16の表面積すなわち発光面積が従来のPDPと比較して拡大されている。

【0076】これによって、放電セルCの一個当たりの輝度がそれぞれ増大され、従来のものと比較した場合に表示画面の輝度を向上させることが出来る一方、画面の精細度を上げるために各放電セルCのサイズを小さくしても、表示画面の輝度が従来のものと比べて低下してしまうことがない。

【0077】さらに、上記PDPは、行電極X、Yの透明電極Xa、Yaが、バス電極Xb、Ybから互いに対となる相手の行電極側に延びて、それぞれ放電セルC毎に島状に独立するように構成されているために、画面の精細度を上げるために各放電セルCのサイズを小さくしても、表示ラインL方向(水平方向)において隣接する放電セルCへの放電の干渉が生じる虞は無い。

【0078】さらにまた、上記PDPは、誘電体層11に嵩上げ誘電体層11Aが形成され、この嵩上げ誘電体層11Aを被覆する保護層12が隔壁15の横壁15bの表示側の面に当接されて列方向(垂直方向)において隣接する放電セルCの放電空間Sが互いに遮蔽されている(図2および5参照)ことにより、この列方向において隣接する放電セルC間で放電の干渉が生じるのが防止

される。

【0079】一方、隔壁15の縦壁15aの表示側の面が、誘電体層11の嵩上げ誘電体層11Aが形成されていない部分に対向されていて、この縦壁15aの表示側の面と保護層12との間に隙間rが形成されている(図3および4参照)ことにより、行方向(表示ライン方向)において互いに隣接する放電セルCの放電空間Sが隙間rを介して僅かに連結されて、放電を連鎖的に生じさせるブライミング効果が発生し、放電動作の安定化を図ることが出来る。

【0080】さらに、上記PDPは、バス電極Xb、Ybの表示面側にそれぞれ黒色導電層Xb'、Yb'が設けられていることにより、前面ガラス基板10を通して入射してくる外光が反射されるのを防止して、表示画面のコントラストを向上させることが出来る。

【0081】さらに、上記PDPは、背面ガラス基板13上に形成された誘電体層14が白色になっていることにより、蛍光体層16によって発光される光を表示側に反射して、背面側に逃げるのを防止することにより、表示画面の輝度を増加させることが出来る。また、この誘電体層14によって、サンドブラスト時の保護層の役割が果たされる。さらに、上記PDPは、隔壁15の表示側の面に黒色層15'が形成されていることにより、前面ガラス基板10を通して入射してくる外光が反射されるのを防止して、表示画面のコントラストを向上させることができる。

【0082】そして、放電空間Sを区画する隔壁15の四面の壁面が白色層15''によって構成されていることにより、蛍光体層16による発光を表示側に反射して、表示画面の輝度を増加させることが出来る。次に、この発明の実施形態における第2の例を、図6に基づいて説明する。

【0083】図6は、この第2の例におけるPDPの行電極対と隔壁との関係を模式的に表す平面図である。この第2の例のPDPは、図1ないし5の第1の例におけるPDPの行電極XとYが列方向に交互に配置されていたのに対し、列方向に配列された表示ラインLi、Li+1...において、行電極が、(Yi, Xi)、(Xi+1, Yi+1)...というように、表示ライン毎に交互にその配置が入れ替わられて配列されている。

【0084】そして、上記の配置によって、列方向において隣接する表示ラインLi、Li+1において、行電極対(Yi, Xi)と(Xi+1, Yi+1)の互いに背中合わせに配置される行電極XiとXi+1のそれぞれ透明電極XaiとXai+1とが、共通のバス電極Xbjに接続されている。

【0085】このように、第2の例におけるPDPは、隣接する表示ラインにおいて、互いに背中合わせに配置される行電極XiとXi+1が、バス電極Xbjを共用しており、このバス電極Xbjの設置面積が図1ないし5

のPDPのバス電極の設置面積よりも小さくなる。

【0086】従って、バス電極 $X_{bj}$ に対向する隔壁25の横壁25bの幅を図1ないし5のPDPと比べて小さくでき、その分、放電空間S1の容積を大きくして、この放電空間S1内に形成される蛍光体層の表面積を増加させることができるので、表示画面の輝度が増加される。さらに、バス電極 $X_{bj}$ の共用によって、放電電流を低減することが出来る。なお、この例において、隣接する表示ラインの互いに背中合わせに配置される行電極 $X_i$ と $X_{i+1}$ のそれぞれの透明電極の基端部を連結して、一体的に形成するようにしても良い。

【0087】次に、この発明の実施形態における第3の例を、図7に基づいて説明する。図7は、この第3の例におけるPDPの行電極対と隔壁との関係を模式的に表す平面図である。この第3の例のPDPは、図6のPDPと同様に、列方向に配列された表示ライン $L_{i-1'}$ 、 $L_i'$ 、 $L_{i+1'}$ …において、行電極が、 $(Y_{i-1'}, X_{i-1'})$ 、 $(X_i', Y_i')$ 、 $(Y_{i+1'}, X_{i+1'})$ …というように、表示ライン毎に交互にその配置が入れ替えられて配列されている。

【0088】そして、上記の配置によって、列方向において隣接する表示ラインにおいて、互いに背中合わせに配置される行電極 $X_{i-1'}$ と $X_i'$ のそれぞれ透明電極 $X_{ai-1'}$ と $X_{ai}'$ とが、共通のバス電極 $X_{bj}'$ に接続されている。さらに、列方向において隣接する表示ラインにおいて、互いに背中合わせに配置される行電極 $Y_i'$ と $Y_{i+1'}$ のそれぞれ透明電極 $Y_{ai}'$ と $Y_{ai+1'}$ とが、共通のバス電極 $Y_{bj}'$ に接続されている。

【0089】このように、第3の例におけるPDPは、隣接する表示ラインにおいて、互いに背中合わせに配置される行電極 $X_i'$ と $X_{i+1'}$ が、バス電極 $X_{bj}'$ を共用しており、さらに、互いに背中合わせに配置される行電極 $Y_i'$ と $Y_{i+1'}$ が、バス電極 $Y_{bj}'$ を共用していることにより、このバス電極 $X_{bj}'$ と $Y_{bj}'$ の設置面積が、図7のPDPのバス電極の設置面積よりもさらに小さくなる。

【0090】従って、バス電極 $X_{bj}'$ および $Y_{bj}'$ に対向する隔壁25'の横壁25b'の幅をそれぞれ図1ないし5のPDPと比べてさらに小さくでき、その分、放電空間S1'の容積を大きくして、この放電空間S1'内に形成される蛍光体層の表面積をさらに増加させることができるので、表示画面の輝度が増加される。さらに、バス電極 $X_{bj}'$ および $Y_{bj}'$ の共用によって、放電電流を低減することが出来る。

【0091】なお、この例において、図8に示されるように、隣接する表示ラインにおいて、互いに背中合わせに配置される行電極 $X_{i-1'}$ と $X_i'$ の透明電極 $X_{ai-1'}$ と $X_{ai}'$ のそれぞれの基端部を連結して一体的に形成し、さらに、行電極 $Y_i'$ と $Y_{i+1'}$ のそれぞれの透明電極 $Y_{ai}'$ と $Y_{ai+1'}$ の基端部を連結して一体的に形成

するようにしても良い。

【0092】次に、この発明の実施形態における第4の例を、図9ないし13に基づいて説明する。図9はこの第4の例のPDPの行電極対と隔壁との関係を模式的に表す平面図であり、図10は図9のV3-V3線における断面図、図11は図9のV4-V4線における断面図、図12は図9のW3-W3線における断面図、図13は図9のW4-W4線における断面図である。

【0093】この図9ないし13に示されるPDPは、前面ガラス基板10の背面に行電極対(X, Y)が図1ないし5の第1の例のPDPと同様の態様で配列されている。そして、前面ガラス基板10の背面には、列方向において隣接する行電極対(X, Y)のそれぞれの互いに背中合わせになったバス電極 $X_b$ と $Y_b$ の間に、このバス電極 $X_b$ 、 $Y_b$ に沿って行方向に延びる黒色の光吸収層(遮光層)30が形成されており、さらに、井桁状の隔壁35の縦壁35aに対向する部分に、光吸収層(遮光層)31が形成されている。

【0094】隔壁35は、第1の例の場合と異なり、白色の一層構造で形成されている。その他の部分の構成については、第1の例の場合と同様であり、図1ないし5と同様の符号が付されている。

【0095】上記PDPは、前面ガラス基板10の背面の放電空間Sに対向する部分以外の部分が、光吸収層(遮光層)30、31および二層構造に形成されたバス電極 $X_b$ 、 $Y_b$ の黒色導電層 $X_{b'}$ 、 $Y_{b'}$ によってカバーされていることにより、前面ガラス基板10を通して入射してくる外光が反射されるのを防止して、表示画面のコントラストを向上させることができる。なお、この例において、光吸収層(遮光層)30と31のうち何れか一方のみを形成するようにしてもよい。

【0096】また、前面ガラス基板10の背面に、対向する放電空間S内の蛍光体層16の色(R, G, B)に対応する色のカラーフィルタ層(図示せず)を、各放電セルC毎に形成することも出来る。この場合、光吸収層(遮光層)30、31は、各放電空間Sに対向するように島状に形成されたカラーフィルタ層の間隙またはこの間隙に対応する位置に形成される。

【0097】次に、この発明の実施形態における第5の例を、図14ないし16に基づいて説明する。図14はこの第5の例のPDPの行電極対と隔壁との関係を模式的に表す平面図であり、図15は図14のV5-V5線における断面図、図16は図14のV6-V6線における断面図である。

【0098】この図14ないし16に示されるPDPは、前面ガラス基板10の背面に行電極対( $X_o$ ,  $Y_o$ )が図1ないし5の第1の例のPDPと同様の態様で配列されている。そして、前面ガラス基板10の背面には、井桁状の隔壁45の表示側の面に対向する部分に、全て、黒色の光吸収層(遮光層)40が形成されてい

る。

【0099】行電極X<sub>o</sub>、Y<sub>o</sub>のそれぞれのバス電極X<sub>ob</sub>、Y<sub>ob</sub>は、主導電層のみの一層構造に形成されており、光吸収層（遮光層）40の背面に位置するように配置されている。上記PDPは、前面ガラス基板10の背面の放電空間Sに対向する部分以外の部分が、光吸収層（遮光層）40によってカバーされていることにより、前面ガラス基板10を通して入射してくる外光が反射されるのを防止して、表示画面のコントラストを向上させることができる。そして、この外光の反射を防止するために、前記各例のようにバス電極に黒色導電層を形成して二層構造に構成する必要がない。

【0100】次に、この発明の実施形態における第6の例を、図17に基づいて説明する。図17はこの第6の例のPDPの行電極対と隔壁との関係を模式的に表す平面図である。この図17に示されるPDPは、井桁状の隔壁55の縦壁55aが、その表示ラインL方向の幅h<sub>1</sub>が上記各例の隔壁と比べて幅広になるように形成され、さらに、縦壁55aの両端部分の幅h<sub>2</sub>が横壁55bに接近するほどさらに拡大されるように形成されている。

【0101】そして、行電極X<sub>ol</sub>とY<sub>ol</sub>のそれぞれの透明電極X<sub>ola</sub>とY<sub>ola</sub>は、ギャップg''を介して互いに対向する幅広部X<sub>ola</sub>'とY<sub>ola</sub>'が、表示ラインL方向に対して斜行するように形成されている。

【0102】上記PDPは、井桁状の隔壁55の縦壁55aの幅を広げたことによって、前記第1の例のように隔壁に黒色層を形成したり、また、第4および5の例のように前面ガラス基板の隔壁に対向する面に遮光層を形成して、外光の反射を防止する場合に、この黒色層や遮光層を形成する面積が広くすることが出来るので、外光の反射防止をより有効に行うことが出来る。また、行電極対における透明電極間のギャップは、その表示ライン方向における対向長さ（放電ギャップ長）xが、通常、放電開始電圧を下げるために2000〜2500ミクロン必要であり、それ以上またはそれ以下になると放電開始電圧が高くなるため、隔壁55の縦壁55aの幅を広げたままでは、上記の放電ギャップ長を確保することが出来ないが、上記PDPによれば、透明電極X<sub>ola</sub>とY<sub>ola</sub>の幅広部X<sub>ola</sub>'、Y<sub>ola</sub>'が表示ラインL方向に対して斜行するように形成され、ギャップg''が表示ラインL方向に対して斜行する方向に延びるように構成されるので、その放電ギャップ長xが上記範囲になるように設定される。

【0103】次に、この発明の実施形態における第7の例を、図18に基づいて説明する。図18は、この第7の例のPDPにおいて、RGBの三色に色分けされた三個の放電セルCによって構成される画素の構成を模式的に表す平面図である。

【0104】この図18において、井桁状の隔壁15A

によって区画される放電セルCは、列方向において直線状に配置され、列電極DAは直線状に形成されている。そして、各放電セルCの蛍光体層の色が、表示ラインL方向（行方向）においてR、G、Bの順に並ぶように設定されており、さらに、表示ラインL方向に対して直交な方向（列方向）において同じ色の放電セルCが並ぶように配列されている。

【0105】この例におけるPDPは、図に示されるように、表示ラインL方向に並ぶR、G、Bの三個の放電セルCによって一つの画素GAが構成され、従って、列方向において画素GAが直線上に配列される。

【0106】次に、この発明の実施形態における第8の例を、図19に基づいて説明する。図19は、この第8の例のPDPにおいて、RGBの三色に色分けされた三個の放電セルCによって構成される画素の構成を模式的に表す平面図である。

【0107】この図19において、放電セルCは、上述した第7の例の場合と同様に井桁状の隔壁15Bによって区画されて列方向において直線状に配置され、列電極DBも直線状に形成されているが、各放電セルCの蛍光体層のR、G、Bの色が、列方向において隣接する二つの表示ラインLにおいて互いに一個ずつ表示ラインL方向にずれるように、設定されている。

【0108】一つの画素GBは、図に示されるように、表示ラインL方向に並ぶR、G、Bの三個の放電セルCによって構成され、従って、画素GBは、列方向において隣接する二つの表示ラインLにおいて、互いに放電セルCが一個ずつ表示ラインL方向にずれるように配列される。この例におけるPDPは、上記のように画素GBが表示ラインL毎に放電セルCが一個ずつずれるように配置されることによって、表示画面の解像度を向上することが出来る。

【0109】次に、この発明の実施形態における第9の例を、図20に基づいて説明する。図20は、この第9の例のPDPにおいて、RGBの三色に色分けされた三個の放電セルCによって構成される画素の構成を模式的に表す平面図である。

【0110】この図20において、列方向において隣接する二つの表示ラインLに配列される放電セルCは、井桁状の隔壁15Cによって、互いに放電セルCの幅方向の寸法の半分ずつ表示ラインL方向にずれるように区画されている。そして、各放電セルCの蛍光体層のR、G、Bの色が、列方向において隣接する二つの表示ラインLの互いに半分ずつ表示ラインL方向にずれるように配置された放電セルCにおいて同じになるように、設定されている。

【0111】このため、列電極DCは、列方向において隣接する二つの表示ラインLにおいて半分ずつ表示ラインL方向にずれるように配置された放電セルCに対応して、ジグザグに屈曲する形状に形成されている。

【0112】一つの画素GCは、図に示されるように、表示ラインL方向に並ぶR、G、Bの三個の放電セルCによって構成され、従って、画素GCは、列方向において隣接する二つの表示ラインLにおいて、互いに放電セルCが半分ずつ表示ラインL方向にずれるように配列される。

【0113】この例におけるPDPは、上記のように画素GCが表示ラインL毎に放電セルCが半分ずつずれるように配置されることによって、表示画面の解像度を向上することが出来る。

【0114】次に、この発明の実施形態における第10の例を、図21に基づいて説明する。図21は、この第10の例のPDPにおいて、RGBの三色に色分けされた三個の放電セルCによって構成される画素の構成を模式的に表す平面図である。

【0115】この図21において、列方向において隣接する二つの表示ラインLに配列される放電セルCは、井桁状の隔壁15Dによって、上記第9の例の場合と同様に、互いに放電セルCの幅方向の寸法の半分ずつ表示ラインL方向にずれるように区画されている。

【0116】そして、各放電セルCの蛍光体層のR、G、Bの色が、列方向において隣接する表示ラインLにおいて互いに放電セルCの幅方向の寸法の1.5倍の寸法ずつ表示ラインL方向にずれるように、設定されている。

【0117】このため、列電極DDは、列方向において隣接する二つの表示ラインLにおいて幅方向の寸法の半分ずつ表示ラインL方向にずれるように配置された放電セルCに対応して、ジグザグに屈曲する形状に形成されている。

【0118】一つの画素GDは、図に示されるように、列方向において隣接する二つの表示ラインLにまたがってデルタ状に位置するR、G、Bの三個の放電セルCによって構成される。

【0119】この例におけるPDPは、上記のように、一つの画素GDがデルタ状に位置する三個の放電セルCによって構成されることによって、表示画面の解像度を向上することができる。

#### 【図面の簡単な説明】

【図1】この発明の第1の例におけるPDPの行電極対と隔壁との関係を模式的に表す平面図である。

【図2】図1のV1-V1線における断面図である。

【図3】図1のV2-V2線における断面図である。

【図4】図1のW1-W1線における断面図である。

【図5】図1のW2-W2線における断面図である。

【図6】この発明の第2の例におけるPDPの行電極対と隔壁との関係を模式的に表す平面図である。

【図7】この発明の第3の例におけるPDPの行電極対と隔壁との関係を模式的に表す平面図である。

【図8】この発明の第3の例の変形例を示す模式図であ

る。

【図9】この発明の第4の例におけるPDPの行電極対と隔壁との関係を模式的に表す平面図である。

【図10】図9のV3-V3線における断面図である。

【図11】図9のV4-V4線における断面図である。

【図12】図9のW3-W3線における断面図である。

【図13】図9のW4-W4線における断面図である。

【図14】この発明の第5の例におけるPDPの行電極対と隔壁との関係を模式的に表す平面図である。

10 【図15】図14のV5-V5線における断面図である。

【図16】図14のV6-V6線における断面図である。

【図17】この発明の第6の例におけるPDPの行電極対と隔壁との関係を模式的に表す平面図である。

【図18】この発明の第7の例におけるPDPにおいて画素の構成を模式的に表す平面図である。

【図19】この発明の第8の例におけるPDPにおいて画素の構成を模式的に表す平面図である。

20 【図20】この発明の第9の例におけるPDPにおいて画素の構成を模式的に表す平面図である。

【図21】この発明の第10の例におけるPDPにおいて画素の構成を模式的に表す平面図である。

【図22】面放電方式交流型プラズマディスプレイパネルの従来のセル構造を模式的に示す平面図である。

【図23】図22のV-V線における断面図である。

【図24】図22のW-W線における断面図である。

#### 【符号の説明】

- |                               |                |
|-------------------------------|----------------|
| 10                            | …前面ガラス基板（前面基板） |
| 11                            | …誘電体層          |
| 11A                           | …嵩上げ誘電体層（嵩上げ部） |
| 12                            | …保護層           |
| 13                            | …背面ガラス基板（背面基板） |
| 14                            | …誘電体層          |
| 15, 25, 25', 35, 45, 55       | …隔壁            |
| 15a, 25a, 25a', 35a, 45a, 55a | …縦壁（縦壁部）       |
| 15b, 25b, 25b', 35b, 45b, 55b | …横壁（横壁部）       |
| 15'                           | …黒色層（光吸収層）     |
| 15''                          | …白色層（光反射層）     |
| 15A, 15B, 15C, 15D            | …隔壁            |
| 16                            | …蛍光体層          |
| 30                            | …光吸収層（第1の光吸収層） |
| 31                            | …光吸収層（第2の光吸収層） |
| 40                            | …光吸収層          |
| X                             | …行電極（第1行電極）    |
| Y                             | …行電極（第2行電極）    |
| Xa                            | …透明電極（突出電極部）   |
| Ya                            | …透明電極（突出電極部）   |

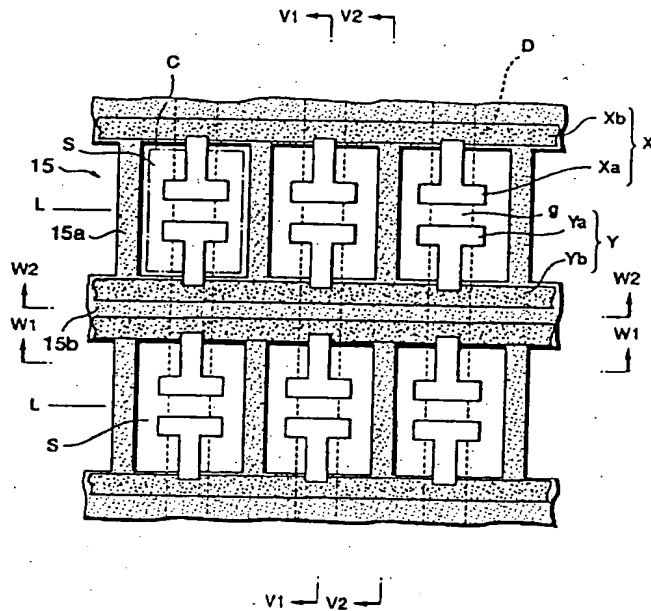
30

40

50

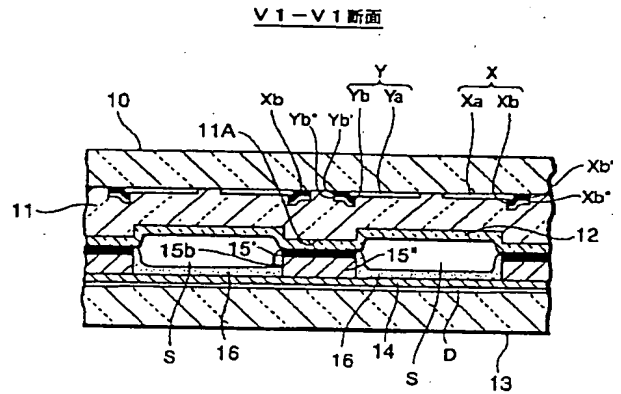
Xb ……バス電極（電極本体部）  
 Yb ……バス電極（電極本体部）  
 Xb', Yb' ……黒色層（光吸収層）  
 Xb'', Yb'' ……白黒色層（光反射層）  
 D, DA, DB, DC, DD…列電極

【図 1】



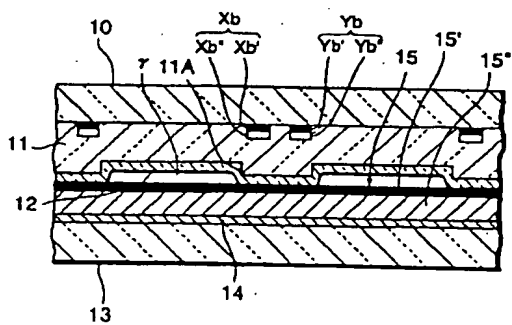
S ……放電空間  
 C ……放電セル（単位発光領域）  
 GA, GB, GC, GD…画素  
 g ……ギャップ  
 r ……隙間

【図 2】



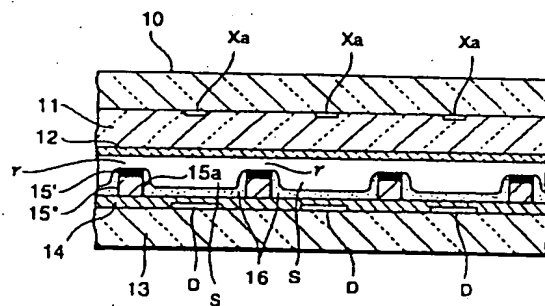
【図 3】

V2-V2断面

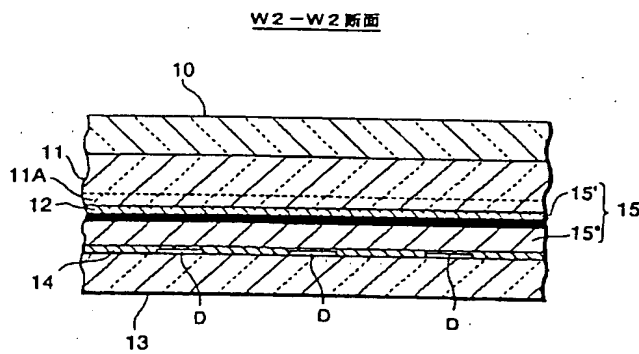


【図 4】

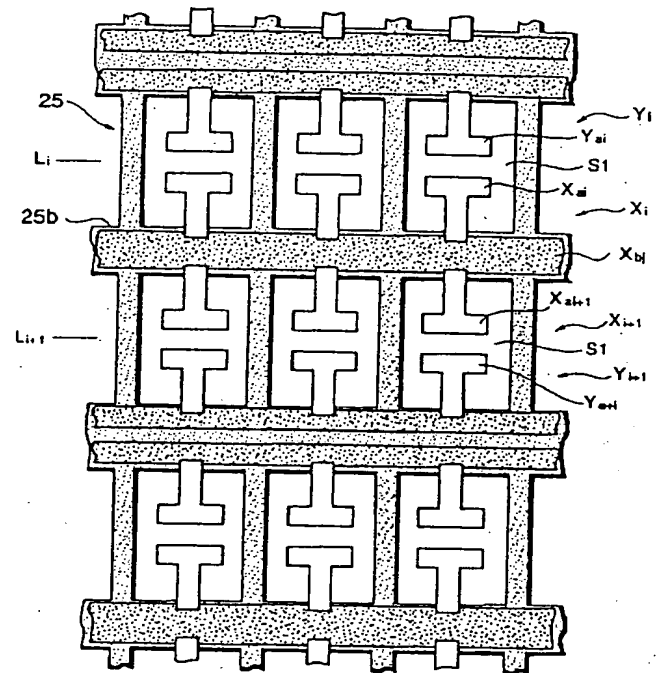
W1-W1断面



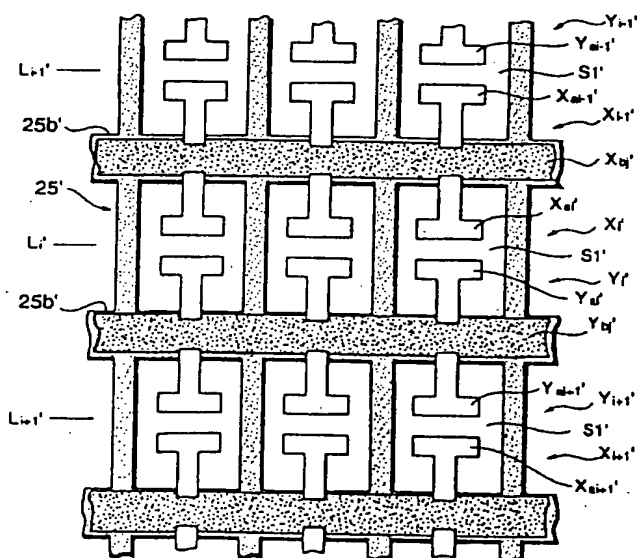
【図 5】



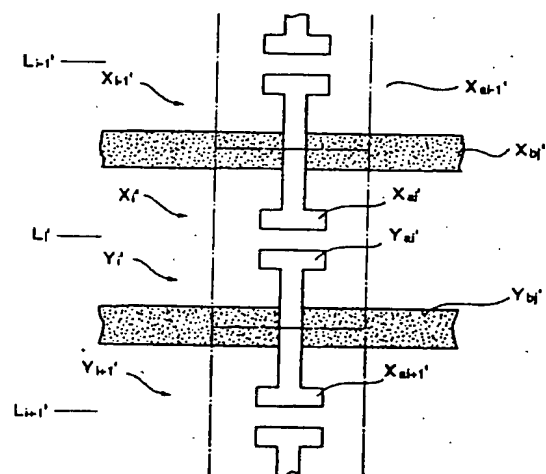
【図 6】



【図 7】

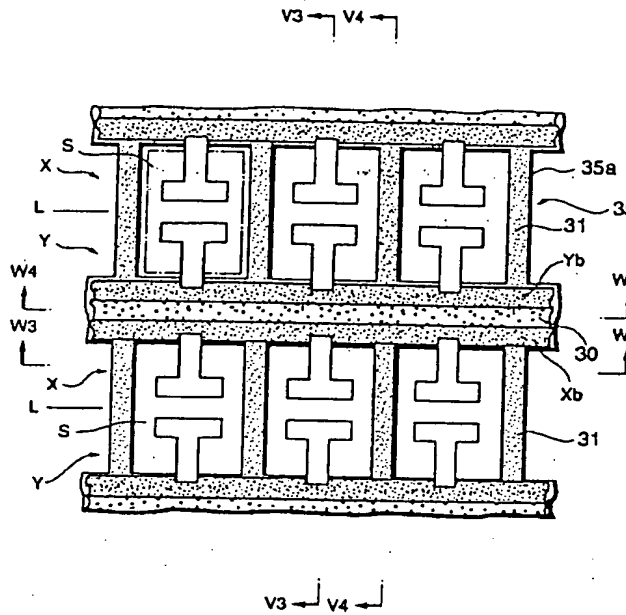


【図 8】



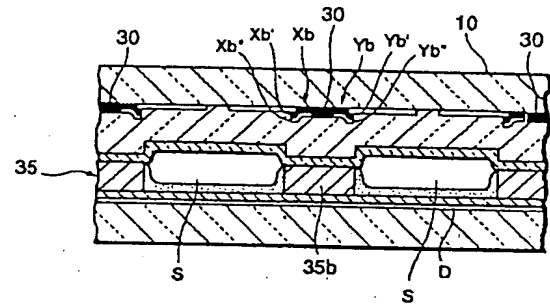


【図9】



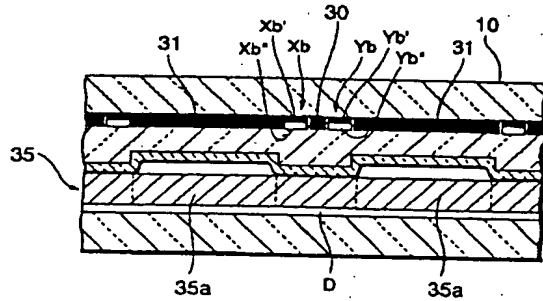
【図10】

V3-V3断面



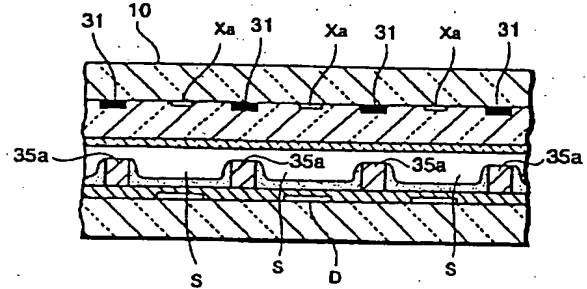
【図11】

V4-V4断面



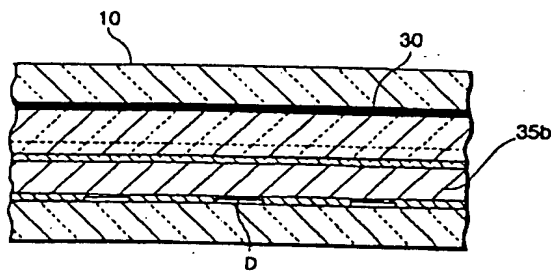
【図12】

W3-W3断面



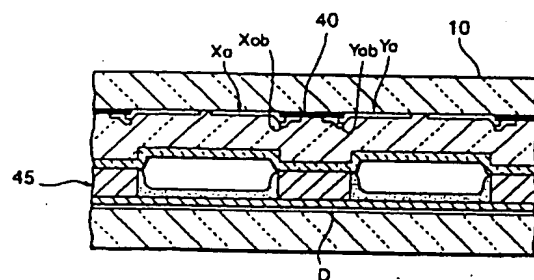
【図13】

W4-W4断面

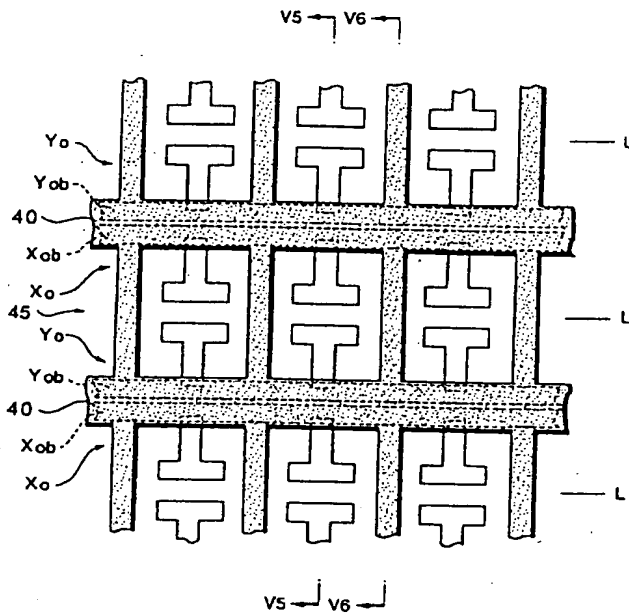


【図15】

V5-V5断面

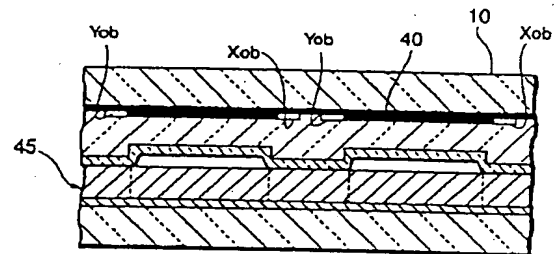


【図 14】

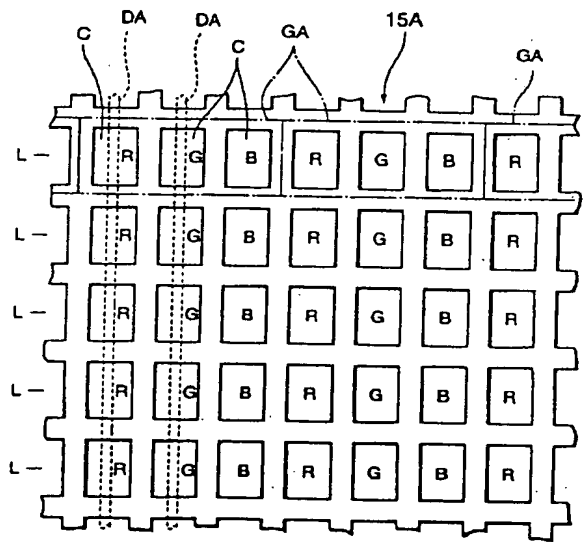


【図 16】

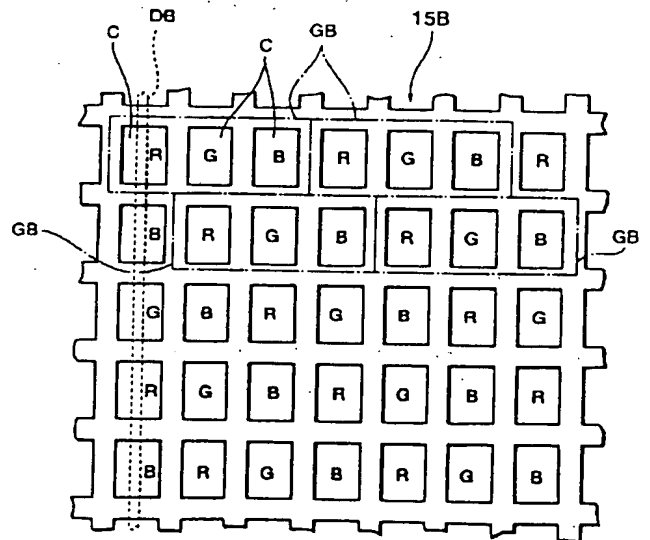
V6-V6断面



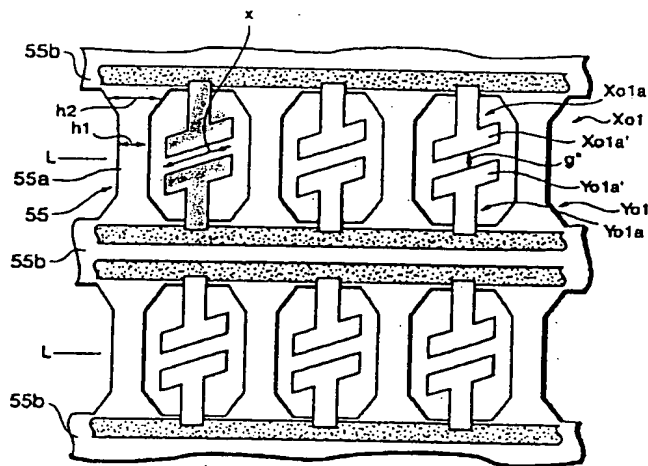
【図 18】



【図 19】

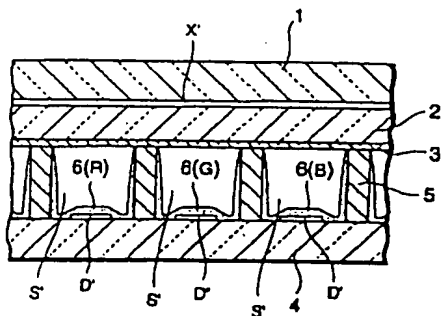


【図 17】

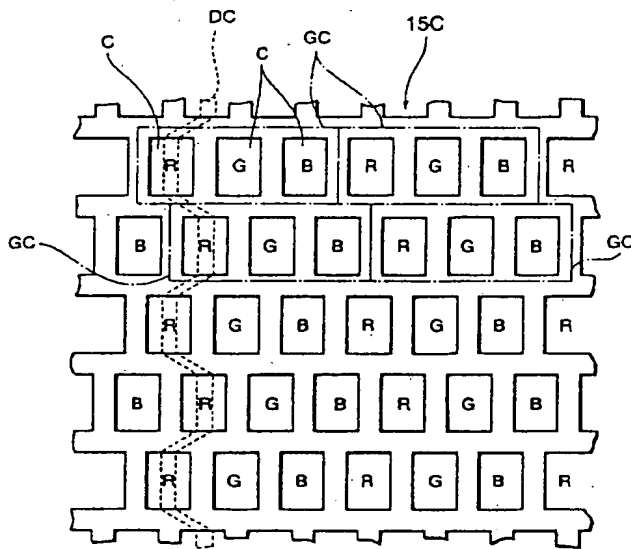


【図 24】

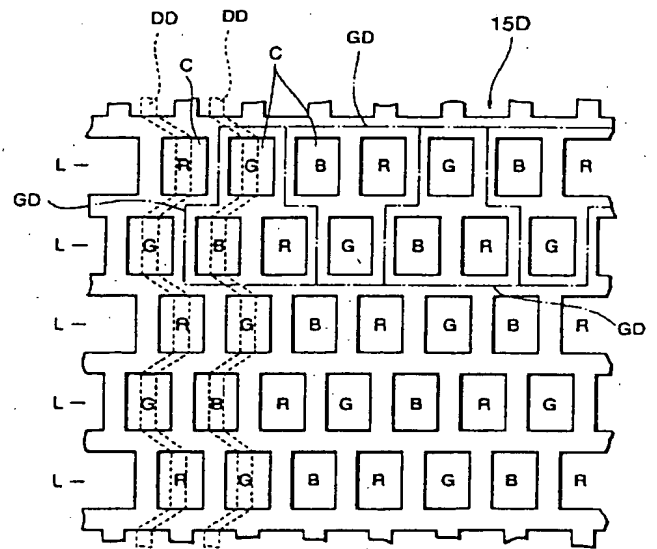
W-W断面



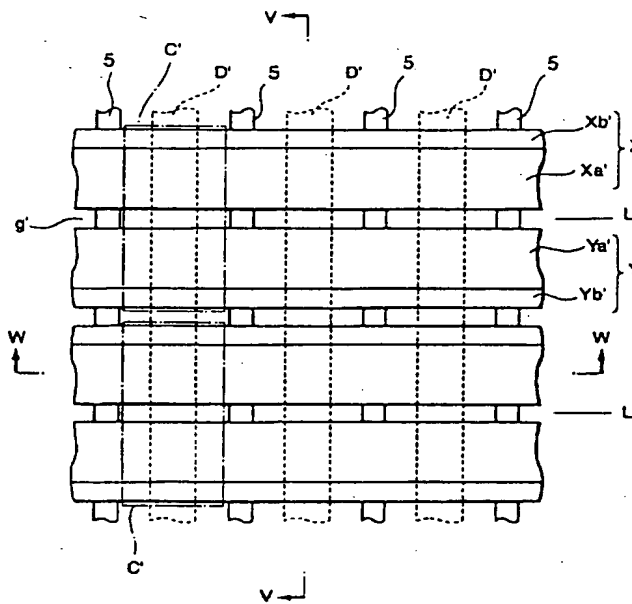
【図20】



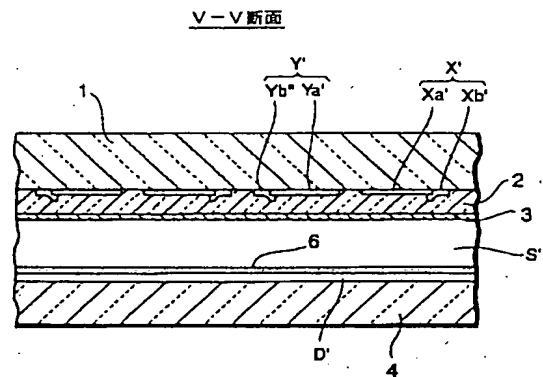
【図21】



【図22】



【図23】



フロントページの続き

(72)発明者 酒井 達郎  
山梨県中巨摩郡田富町西花輪2680 バイオ  
ニア株式会社ディスプレイセンター内  
(72)発明者 増田 耕輔  
山梨県中巨摩郡田富町西花輪2680 バイオ  
ニア株式会社ディスプレイセンター内

Fターム(参考) 5C040 FA01 FA04 GB03 GB14 GC02  
GC05 GC11 GC12 GC18 GD01  
GF03 GF08 GF12 GF14 GF18  
GG03 GG05 KB14 KB15 MA02  
MA03 MA17 MA20  
5C080 AA05 BB07 CC03 CC06 DD01  
DD09 FF10 GG08 HH04 KK43